

O **HT3012** é um chip que combina o núcleo do Modem HT2012 HART, um driver de display de cristal líquido, um conversor D/A de 15 bits e um coprocessador Floating-Point de 32-bits em um único ASIC. Combinando todas essas vantagens em um único chip, o HT3012 resulta em uma variedade de benefícios, incluindo baixo custo, melhor performance, simplicidade no projeto e maior rapidez para o mercado. O conversor D/A integrado e o coprocessador Floating Point aumentam o desempenho ao mesmo tempo que reduz o tamanho da PCI.



CARACTERÍSTICAS TÉCNICAS

- ✓ Faz parte do núcleo do modem SRC HT2012 HART:
 - Opera no padrão Bell 202 Standard Forward Bit Rate (1200 bps)
 - Frequências de 1200 Hz e 2200 Hz Bell 202
 - Detecção de Carrier Superior
 - FSK (Frequency Shift Keying)
 - Modulação de transmissão e recepção 1200 Baud
 - Otimizado para aplicações de segurança intrínseca
- ✓ Driver LCD para um display de até 160 segmentos
- ✓ O display pode ser orientado em diversas posições com o uso da detecção automática de orientação e reorganização de segmentos
- ✓ Conversor D/A de 15 bits com resolução aproximada de 0.5uA per bit
- ✓ Coprocessador de Floating-Point para aumentar o desempenho significativamente
- ✓ Compatível com barramentos Motorola e Intel
- ✓ Serviços de suporte disponível, para desenvolvimento de software source code e layout de PCI
- ✓ Simplifica projetos
- ✓ Encurta planejamento de desenvolvimento
- ✓ Reduz o número de componentes
- ✓ Reduz custos de produção e venda

smar
www.smar.com.br

Especificações e informações estão sujeitas a modificações sem prévia consulta.
Informações atualizadas dos endereços estão disponíveis em nosso site.

web: www.smar.com/brasil2/faleconosco.asp



HT 3 0 1 2 C P